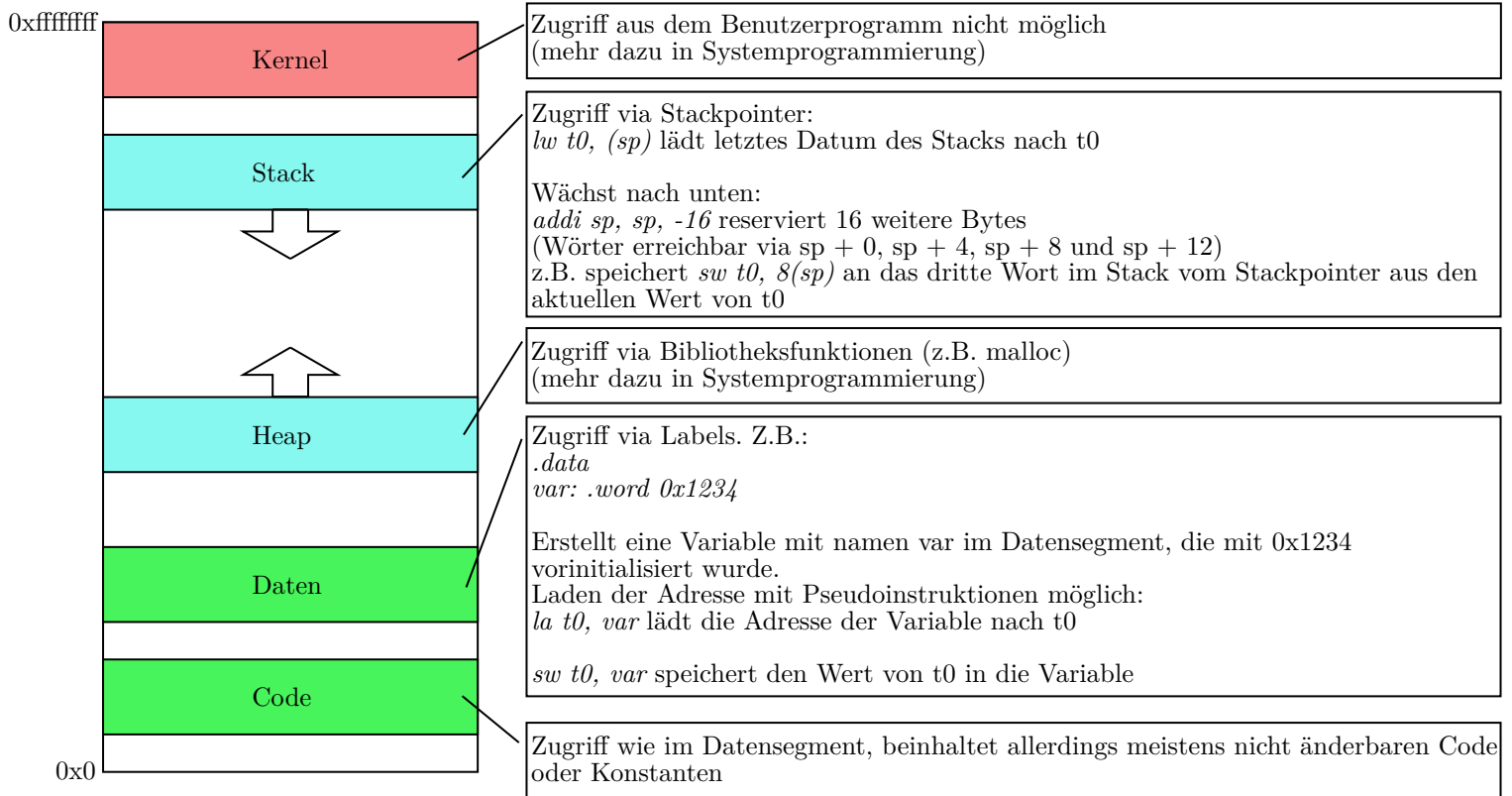


## Speicherbereiche



## RISC-V Register

Nummer	Name	Beschreibung	Caller-Save	Callee-Save
x0	zero	Immer 0, Schreibzugriffe werden verworfen		
x1	ra	Return Address (mit jal setzen, ret verwenden)	<b>X</b>	
x2	sp	Stack Pointer		<b>X</b>
x3	gp	Global Pointer		
x4	tp	Thread Pointer		
x5-x7	t0-t3	Temporary Registers	<b>X</b>	
x8-x9	s0-s1	Saved Registers		<b>X</b>
x10-x11	a0-a1	Funktionsargumente/-resultate	<b>X</b>	
x12-x17	a2-a7	Weitere Funktionsargumente	<b>X</b>	
x18-x27	s2-s11	Saved Registers		<b>X</b>
x28-x31	t3-t6	Temporary Registers	<b>X</b>	

## Parameterübergabe via Stack

(normalerweise wenn a-Register nicht ausreichen)

